

## النظم العددية

### تمهيد

لقد تعاملنا بصورة رئيسة حتى الآن مع الدارات التي كانت قيم جهود دخلها وخرجها متغيرة عبر مجال من القيم: مثل دارات RC والمكابرات والمكاملات والمقومات، إلخ ويعد هذا الأمر طبيعياً عند التعامل مع الإشارات المستمرة.

غير أن هناك حالات أخرى تكون فيها إشارة الدخل متقطعة بطبيعتها، مثل النبضات الواردة من كاشف معين، أو خانات المعطيات الصادرة عن مفتاح أو لوحة مفاتيح الحاسب الآلي. وفي مثل هذه الآلات يعد استخدام **الإلكترونيات الرقمية** (وهي الدارات التي تعامل مع معطيات مكونة من واحdas وأصفار حسراً) أمراً طبيعياً للغاية.

### Logic states

### الحالات المنطقية

عندما نتحدث عن **الإلكترونيات الرقمية** فإننا نعني الدارات التي لا توجد فيها (عادة) إلا حالتين اثنتين ممكنتين في أي لحظة، مثل الترانزistor الذي ينتقل حسراً بين حالي الإشباع أو الفصل. ولكننا نختار عادة الحديث عن الجهد وليس عن التيارات.

يوجد للإشارة الرقمية حالتان منفصلتان من الجهد أو التيار وكل حالة من هاتين الحالتين يعبر عنها بقيمة معينة من الجهد.

الحالة الأولى يعبر عنها بـ "1" وهي جهد عالي تمثل منطق 1 Logic 1

الحالة الثانية يعبر عنها بـ "0" وهي جهد منخفض تمثل منطق 0 Logic 0

ويطلق على "1" و "0" بالثاني المنطقي وكل رقم منها يطلق عليه بت Bit كما يوجد نوعان من المنطق الثنائي هما :

### أولاً : المنطق الموجب "Positive Logic "+ve

وفيه يعبر عن "1" بجهد أكثر إيجابية موجباً أكثر من "0" أي كون الجهد العالي يمثل Logic 1 والجهد المنخفض يمثل Logic 0

يعبر عنه بجهد أعلى .

← "1"

يعبر عنه بجهد أقل .

← "0"